PAT-NO: JP362169448A

DOCUMENT-IDENTIFIER: JP 62169448 A

TITLE: SEMICONDUCTOR DEVICE

PUBN-DATE: July 25, 1987

INVENTOR-INFORMATION:
NAME
HIROMASA, FUMIO
NAKADA, FUMIO
MATSUMOTO, YOSHIKI

ASSIGNEE-INFORMATION:

NAME COUNTRY HITACHI TOKYO ELECTRON CO LTD N/A HITACHI LTD N/A

APPL-NO: JP61010106

APPL-DATE: January 22, 1986

INT-CL (IPC): H01L023/00, H01L021/02

US-CL-CURRENT: 257/E23.179

ABSTRACT:

PURPOSE: To reduce the degree of erasing of a mask and the like by a method wherein the mask and the like is put on the surface of a package, and a film through which the mark and the like can be visually observed is provided thereon.

CONSTITUTION: A recessed part 3 is formed on the upper surface f the package
2 of an IC 1. The size of the recessed part 3, its area in other words, is
provided freely according to the size and number of letter, marks and th like.
The mark, type and the like are impressed on the surface of the recessed part 3
using silver ink. Besides, the film of transparent resin 4 is coated on the
above- mentioned surface. As a result, the degree of erasing of the letter,
marks and the like can be reduced.

COPYRIGHT: (C) 1987, JPO&Japio

⑩ 日本国特許庁(IP)

① 特許出願公開

昭62 - 169448 ⑩ 公 開 特 許 公 報 (A)

@Int_Cl_4

識別記号

庁内整理番号

匈公開 昭和62年(1987) 7月25日

H 01 L 23/00 21/02 A-6835-5F 7168-5F

審査請求 未請求 発明の数 1 (全5頁)

図発明の名称 半導体装置

②特 願 昭61-10106

23出 頣 昭61(1986)1月22日

⑫発 明 者 広 政 文 雄 骨梅市藤橋3丁目3番地2 日立東京エレクトロニクス株

式会社内

79発 明 \blacksquare 三男 者 中

高崎市西横手町111番地 株式会社日立製作所高崎工場内

⑫発 明 義 者 松 本

高崎市西横手町111番地 株式会社日立製作所高崎工場内

日立東京エレクトロニ クス株式会社

青梅市藤橋3丁目3番地2

株式会社日立製作所 ⑪出 願 人

東京都千代田区神田駿河台4丁目6番地

砂代 理 弁理士 小川 勝男

外1名

1. 発明の名称

の出

願

半導体装置

2. 特許請求の範囲

- 1. パッケージの一主装面に文字,図形,配号等 を形成されており、これら文字、図形、記号等 が形成された一主表面上に上記文字、図形、配 母等が目視可能な被膜体が設けられ、上記文字。 図形、配号等の消去を低減したことを特徴とす る半導体装置。
- 3. 発明の詳細な説明

〔 産菜上の利用分野〕

本発明は、半導体集積回路(以下においてIC という)等の半導体装置に関する。

〔従来の技術〕

ICのパッケージ袋面には、メーカー名,型式 等を表示する文字,記号,マーク等が付されてい る。上記マーク等は、シルパーインクで捺印され るのであるが、その後4時間程度にわたって150 て程度の温度で加熱処理される。

なお、「テレビ技術」(1985年10月号、発 行所電子出版株式会社、P82)には、パッケー ジに社名等が付されたICの一例が示されている。

上記マーク等は、ICの製造工程等において、 消えてしまうことがある。

本発明者等は、上記マーク消えについて検討を 行なった。

以下は、公知とされた技術ではないが、本発明 者等によって検討された技術であり、その概要は 次のとおりである。

ICの製造工程は複雑な作業工程を必要とする が、上記選別工程ではハンドラやマガジンにパッ ケージがこすられ、マーク等が消されてしまうこ とがある。

また、人手にふれてマーク等が消えてしまうこ ともあり、マーク消えという不良発生の可能性は 常に有ることが、本発明者等によって明らかにさ れた。

[発明が解決しようとする問題点]

上記マーク消えは、パッケージの表面に捺印さ

れ、ペーク処理されるのであるが、その表面に保 護手段が施こされておらず、徳めて消えやすい状 況にある。

本発明の目的は、パッケージの表面に付された マーク等の消去を低減した半導体装置を提供する ことにある。

本発明の上記ならびにその他の目的と新規な特徴は、本明細費の記述および添付図面から明らか になるであろう。

[問題点を解決するための手段]

(作用)

本願において開示される発明のうち代表的なものの概要を簡単に述べれば、下記のとおりである。 すなわち、パッケージ表面にマーク等を付し、 その上面に上記マーク等を目視可能な被膜体、例えば透明の徴脂をコーティングするものである。

上記した手段によれば、マーク等の表面に透明の樹脂をコーティングするので、パッケージ表面が摩擦されても、マーク等が消えることがなく、パッケージ表面に付されたマーク等の消去を低波

なお、5は外部接続ピンであり、パッケージ2 の内部にはタブ6上に半導体チップ 7 が接着され ている。

次に、パッケージ2の上記凹部形成方法等を第 3 図を参照して説明する。

凹部3の形成は、モールド金型に凹部3に対応 する突起を形成し、射出成形によって形成する。

マーク等の捺印は以下のようにして行われる。

上記凹部3より大形のゴム印では、凹部3内に マーク等を捺印することができない。そこで、凹 部3の大きさに合せたゴム印を作製する。

第3図に11として示したICのパッケージは、上記凹部3が形成されたものであり、ベルトコンペアー12によって矢印A方向に移送される。13位透明な液体、すなわち樹脂14を上記凹部3に往入する注入機である。

上記樹脂14の選択は選要である。樹脂14に 選まれる特性は、無色であること。密剤性がよい こと。傷つきにくいこと、割れや欠けが無いこと。 高温に耐えられること、変形しないこと、等であ する、という本発明の目的を達成するものである。 [実施例-1]

以下、第1図~第3図を参照して本発明の第1 実施例を説明する。

なお、第1図はICの表面を示す斜視図であり、第2図はA-A線断面図である。

本実施例の特徴は、パッケージ表面の文字、マーク等を付す位置に凹部を形成し、マーク等の表面に透明な樹脂を用いてコーティングしたことにある。

I C 1 のパッケージ 2 の上面には、凹部 3 が形成されている。凹部 3 の大きさ、換言すれば面積は、文字,マーク等の大きさや個数によって自在に設定される。

凹部3内の表面には、第1図に示すようにマーク、型名等がシルパーインクによって捺印されている。その表面は、更に透明な樹脂4によって被膜されている。

すなわち、透明な樹脂4が本発明でいう被膜体 に相当する。

る。本発明者等は、上配条件から、アクリル樹脂。 ポリプロピレン等を選択した。

注入機13により、樹脂14が凹部3に注入されると、ICの製面は11[']に示すように樹脂14 が盛り上った形状になる。樹脂14は粘度があり、硬化性に優れているので、注入後プレス機15によって押圧する。この際、凹部3の周囲の汚れも除去する。

上記処理が行われる結果、バッケージの表面は
11"として示すように平らになり、第1図に示し
たような表面が得られる。なお、15'はブレス機
が押圧動作を停止した場合の状況を示すものである。

(1) I Cのパッケージ上面に凹部を形成し、その凹部内に所図の文字、マーク等を捺印した後、透明な樹脂によって被膜を形成することにより、文字、マーク等の消去を低減する、という効果が得られる。

(2) 上記(1)により、ICの外観不良が低減する、 という効果が得られる。

- (3) 上記(1)により、製品の歩留まりが向上する、という効果が得られる。
- (4) 上記(2)(3)により、製品の生産コストが低減する、という効果が得られる。
- (5) 透明な樹脂によりコーティングするので、文字やマーク等の目視が容易である、という効果が得られる。
- (6) 上記(6)により、文字やマーク等の汚れが低波される、という効果が得られる。

〔 與旅例 - 2 〕

次に、第4回及び第5回を参照して本発明の第 2 突施例を説明する。

なお、本実施例と上記第1実施例との相違点は、 凹部3を形成することなく、パッケージ表面に文 字、マーク等を捺印したことにある。

図示の如く、パッケージ2の上面は平坦であり、 所望の位置に文字、マーク等が捺印されている。 そして第5図に明らかなように、文字、マーク等 の捺印位置の上面に樹脂4によるコーティングが なされている。

またカラーマーク等を捺印することも可能である。 この結果、ICの製造工程、或いは実装工程にお いて本実施例の如き遇別を行なうことができる。

すなわち、判別機31は、IC32のバッケージ33に捺印された文字,マーク,パーコード34等を読みとるものである。そして、読みとり結果に対応して、IC32の移送先が矢印B,Cで示すように決定される。

上記判別機31による判別動作は、上記文字, マーク,パーコード等が、コーティングにより消 去されないことによって可能になる。

本実施例によれば.

- (9) パッケージ表面にパーコード等を形成しても 消去しにくいので、パーコードやカラーマークに よる I Cの自動判別を行うことができ、 I Cの製 造自動化が容易になる、という効果が得られる。 (0) 上記(9)により、 I C 実装時の作業工程の自動
- 以上に、本発明者によってなされた発明を実施 例にもとづき具体的に説明したが、本発明は上記

化が容易になる、という効果が得られる。

上記パッケージ構造によれば、金型に凹部を形成するための突部を作製する必要がなく、またゴム印の大きさも限定されない。従って、本実施例に示すICは、上記第1実施例同様の効果を得ることができるうえに、下記のような効果も有する。
(7) 平坦なパッケージ表面に文字,マーク等を捺印することにより、製造工程が短縮されるので、作業性が向上する、という効果が得られる。

(8) 上記(7)により、特別な形状の捺印用ゴム印、 金型が不要になり、生産コストを低減し得る。と いう効果が得られる。

以上に本発明の実施例を述べたが、文字、マーク等の消去が低波されることから以下に述べるような選別が可能になる。

[寒施例 - 3]

以下、第6図を参照して本発明の第3突施例を 説明する。

パッケージ表面に捺印された文字、マーク等の 消去が低波されたので、パッケージ表面に綴の細 いパーコード等を捺印することが可能になった。

実施例に限定されるものではなく、その要旨を逸 脱しない範囲で種々変形可能であることはいりま でもない。

例えば、本発明でいう被膜体としては、上記樹脂に限定されず、テープ等であってもよい。

また、被膜体自体がうすく着色されていて、文字、マーク等を目視し得ると同時に、被膜体の色によってICの型式等を判別できるようにしてもよい。

更に、文字,マーク等は、レーザーマークによって形成してもよい。

以上の説明では、主として本発明者等によってなされた発明をその背景となった利用分野であるICのパッケージに適用した場合について説明したが、それに限定されるものではなく、例えば、ハイブリッドICやパワートランジスタに利用することができる。

本発明は少なくとも、各種ケーシングに印刷、 捺印された文字、マーク等の消去低波に利用する ことができる。

4. 図面の簡単な説明

第1図は本発明の第1実施例を説明するICの 斜視図、

第2図は上記ICのA-A族断面図、

第3図は上記ICの捺印、コーティング工程を 示す説明図、

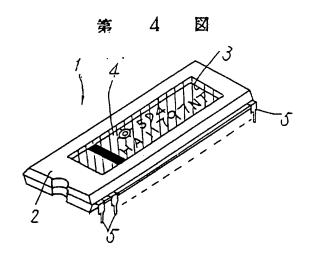
第4図は本発明の第2実施例を説明するICの 斜視図、

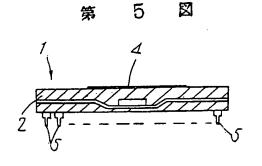
第5 図は上記 I Cの B - B 線断面図。

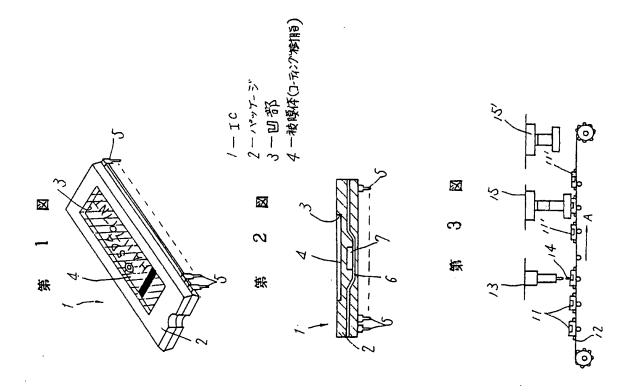
第6図は本発明の第3契施例を示すIC判別工程の説明図を示すものである。

1 … I C、 2 … パッケージ、 3 … 凹配、 4 … コーティング樹脂、 5 … 外部接続端子、 1 3 … 注入機、 1 5 … ブレス機、 3 1 … 判別機、 3 4 … パーコード。

代理人 弁理士 小川 勝 男







第 6 図

